

SEGGER Embedded Studio unterstützt die RISC-V Architektur

Hilden – 23. November 2017

SEGGER Microcontroller bietet eine neue Edition der marktführenden Plattform-übergreifenden IDE Embedded Studio für RISC-V an. SEGGER Embedded Studio ist die erste professionelle IDE, die die Open Source CPU Architektur RISC-V unterstützt.



Embedded Studio for RISC-V unterstützt Entwickler mit den gleichen Features wie Embedded Studio for Arm und Cortex-M. Der Übergang zwischen den beiden Architekturen wird damit massiv vereinfacht. Embedded Studio für RISC-V macht es sehr einfach, die RISC-V Architektur zu testen.

J-Link bietet in Kombination mit Embedded Studio ein unvergleichbares Werkzeug zur Fehlersuche und Verifikation auf RISC-V und Arm Architekturen. Entwickler werden dabei von Techniken unterstützt, die für die Softwareentwicklung maßgeschneidert wurden, wie zum Beispiel Unlimited Flash Breakpoints, die die Einschränkungen der Hardwarebreakpoints aufheben. Außerdem werden erprobte und effiziente Techniken, die in der Produktion eingesetzt werden, auch im Embedded Studio eingesetzt, um jegliche Form des Flashspeichers unterstützen zu können. Embedded Studio stellt eine Vielzahl an Analysewerkzeugen zur Verfügung, zum Beispiel für den Speicherbedarf oder die Stackanalyse.

Mit dem Digilent Artix-A7 ARTY Entwicklungsboard, auf dem das SiFive E31 Core IP verwendet wird, lassen sich auf einfachste Art und Weise Erfahrungen mit RISC-V und Embedded Studio sammeln, inklusive der Flash-Programmierung, Debuggen und den Flash Breakpoints—It simply works!

SEGGER verfolgt ein klares Lizenzmodell für den professionellen Bereich der Softwareentwicklung. Dazu kommt die freie Verwendbarkeit zu Ausbildungs- und nicht-kommerziellen Zwecken. Das macht Embedded Studio zur idealen Lösung für Hobbyisten, Maker, Universitäten und den professionellen Bereich der Softwareentwicklung.

„Die Verfügbarkeit von SEGGER’s Embedded Studio verbessert das RISC-V Eco-System erheblich. SEGGER’s Produkte sind günstig zu erwerben, die Lizenzbedingungen sind benutzerfreundlich und die Produkte füllen den Slogan mit Leben: It simply works!“ sagt Rick O’Connor, Executive Director der RISC-V Foundation.

„Entwickler, die die Open Source Architektur RISC einsetzen, können nun die beste Entwicklungsumgebung einsetzen und damit Ihre Produktivität steigern. Wir bei SEGGER, setzen auf RISC-V. Als One-Stop Solution für die Embedded System Entwicklung, werden wir alle populären Werkzeuge für RISC-V anbieten, die auch in der Arm-Welt schon erfolgreich eingesetzt werden. Wir werden in Kürze mehr für RISC-V anbieten,“ fügt Ivo Geilenbrügge, SEGGER’s CEO hinzu.

Um weitere Informationen zu Embedded Studio zu erhalten, besuchen Sie bitte: <https://www.segger.com/products/development-tools/embedded-studio/>



Über SEGGER

SEGGER Microcontroller ist Hersteller einer umfassenden Palette an Software, Hardware und Entwicklungswerkzeugen für Embedded Systems. Das Unternehmen bietet Unterstützung für den kompletten Entwicklungsprozess mit preiswerten, hoch-qualitativen, flexiblen und schnell einsetzbaren Werkzeugen und Komponenten. Um der rasanten Entwicklung im Bereich IoT gerecht zu werden, bietet SEGGER Lösungen ebenso für sichere Kommunikation wie für Daten- und Produktsicherheit.

SEGGER wurde 1992 gegründet, ist in privater Hand und wächst stetig. Das Hauptquartier ist in Deutschland bei Düsseldorf. Mit einem Büro nahe Boston in den USA und Distributoren auf allen Kontinenten bietet SEGGER das gesamte Produktspektrum weltweit an. Für weitere Informationen besuchen Sie bitte: <https://www.segger.com>

Kontakt:

Dirk Akemann
Marketing Manager
Tel: +49-2103-2878-0
E-Mail: info@segger.com

Herausgegeben im Auftrag von:

SEGGER Microcontroller GmbH & Co. KG
In den Weiden 11
40721 Hilden
Germany
www.segger.com

SEGGER Microcontroller Systems LLC
106 Front Street
Winchendon, MA 01475
United States of America
www.segger-us.com

All product and company names mentioned herein are the trademarks of their respective owners. All references are made only for explanation and to the owner's benefit.